

FZH141

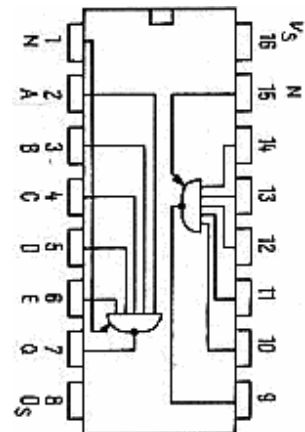
Country: Germany	Brand: Siemens; D (S.& Halske / S. Electrogeräte)
	Tube type: IC - Integrated Circuit Universal
Identical to	FZH141

Base	SPECIAL TUBEBASE in general
Filament	Solid State
Description	<p>Aufbau/internal: IC (Logik-LSL Digital) Dual 5 input NAND power gate with N-input / zwei NAND Leistungsglieder mit je 5 Eingängen und N-Anschluss;</p> <p>Form/Case/Outline: DIP-16;</p> <p>Daten/electr.data: Ub: 5 V; t op: 0...70 °C;</p> <p>Pins: 1 : N1, 2 : In1, 3 : In1, 4 : In1, 5 : In1, 6 : In1, 7 : Q1, 8 : Gnd, 9 : Q2, 10: In2, 11: In2, 12: In2, 13: In2, 14: In2, 15: N2, 16: +Us;</p> <p>-</p>

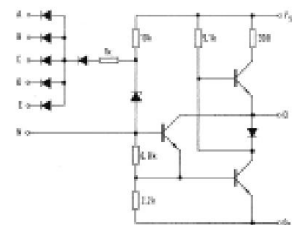
Dimensions (WHD) incl. pins / tip	20 x 7 x 8 mm / 0.79 x 0.28 x 0.31 inch
Weight	1 g / 0.04 oz
Literature	-- Collector info (Sammler) Pro Electron 1975




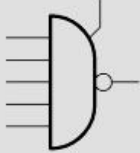
FZH141: R.O.
Rudolf Osterkamp



FZH141: Pro Electron 1975
Günther Stabe



FZH141: Pro Electron 1975
Günther Stabe

FZH141		Advanced Information for: FZH141	
Package	DIP-16	OEM	Siemens AG
		Package:	DIP-16
logic circuit		datasheet (jpg):	available
		datasheet (pdf):	-
		OEM datasheet:	-
		complementary type:	-
		similar type list:	-
the FZH141 is a dual power nand with 5 inputs (LSL,15V)			

FZH141
click to close

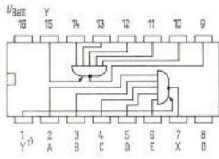
FZH 141, Q 67000-H194

FZH 141

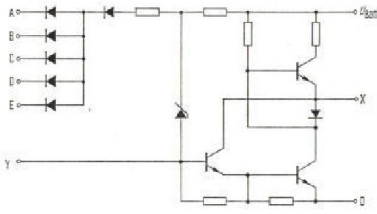
Zwei NAND-Leistungsglieder mit je fünf Eingängen (vorläufige Daten)

Es gelten die auf Seite 58 und 59 aufgeführten Daten mit Ausnahme der hier angegebenen Werte

Statische Kenndaten		Prüfbedingungen	min	typ	max	Einheit
im 12 V-Bereich bei $T_U=0$ bis 70°C						
Eingangsspannung, log.1	U_{e1}	$U_{Bat}=U_{min}$ und U_{max} $U_{s0} \leq 1,7\text{V}$, $I_L=45\text{mA}$	7,5			V
Ausgangsspannung, log.0	U_{a0}	$U_{Bat}=U_{min}$ $U_{e1}=7,5\text{V}$, $I_L=45\text{mA}$		1,3	1,7	V
Statische Kenndaten im 15 V-Bereich bei $T_U=0$ bis 70°C						
Eingangsspannung, log.1	U_{e1}	$U_{Bat}=U_{min}$ und U_{max} $U_{s0} < 1,7\text{V}$, $I_L=54\text{mA}$	7,5			V
Ausgangsspannung, log.0	U_{a0}	$U_{Bat}=U_{min}$ $U_{e1}=7,5\text{V}$, $I_L=54\text{mA}$		1,4	1,7	V
Logische Daten pro Glied						
Ausgangsfächer, log.1	F_{s1}				300	
Eingangsfächer, log.0	F_{s0}				30	
Logische Funktion	F_e	$X = A \wedge B \wedge C \wedge D \wedge E$			5	



Anschlußanordnung
Ansicht von oben



Schalt-schema
(ein Glied)