

## توضیحات

SoC و دیوایسهای ASIC و **FPGA** نرم افزاری سطح بالا برای ارزیابی و شبیه سازی تراشه های Riviera را در سطح پیشرفته ای توسعه داده و از پیشرفته ترین متدولوژی های **HDL** است. این برنامه قابلیت های شبیه سازی ، شتاب دهی سخت افزاری و پروتوتایپ پشتیبانی UVM، OVM ارزیابی همانند پوشش عملکردی، منتشر میشود و Riviera-Classic است که سابقا با عنوان **ابزارهای مهندسی** نسل جدیدی از Riviera. میکند هم اکنون در دو نسخه 32 و 64 بیتی در دسترس شما قرار دارد. این برنامه با بهره گیری از موتور شبیه ساز کارآمد، قابلیت های پیشرفته اشکالی زدایی در سطوح مختلف انتزاعی و پشتیبانی از آخرین نسخه زبان های توصیف سخت افزار و کتابخانه استاندارد ارزیابی، اتوماسیون کاملی برای طراحی، مدلسازی و شبیه سازی این تراشه ها فراهم آورده است.

### Riviera: امکانات و ویژگی های

- شبیه ساز سطح بالا با الگوریتم های بهینه و کارآمد
- استفاده ترکیبی از آنها Verilog، SystemC، VHDL پشتیبانی از زبان های شبیه سازی
  - توانایی شبیه سازی پیچیده ترین سیستم ها
  - UVM پشتیبانی از آخرین کتابخانه های استاندارد شامل متدولوژی ارزیابی یونیورسال یا
    - اشکال زدایی در تمام لایه های انتزاعی
    - UVM جعبه ابزار
    - UVM Graph نمایشگر کلاس و
  - PSL و SVA ارزیابی جامع با استفاده از متد های
  - ... و