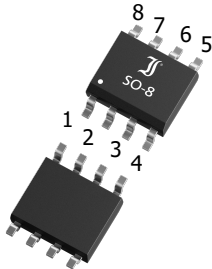
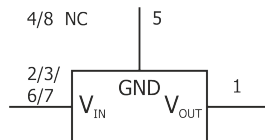


DI79LxxDAB
Negative Fixed Voltage Regulators
Negativ Festspannungs-Regler
 $V_{IN} = -30 \dots -40 \text{ V}$
 $V_{OUT} = -5.0 \dots -24 \text{ V}$
 $V_{OUT (tol.)} = \pm 5\%$
 $I_O = 0.1 \text{ A}$
 $T_{jmax} = 125^\circ\text{C}$

Version 2021-08-30

SO-8SPICE Model & STEP File ¹⁾
Marking
 Type/Typ

HS Code 85423990

Typical Applications

High efficiency linear regulators
 Active SCSI termination regulator,
 Post regulators for switch mode
 DC-DC converters
 Battery backed-up regulated supply
 Commercial grade
 Suffix -Q: AEC-Q101 compliant ¹⁾
 Suffix -AQ: in AEC-Q101 qualification ¹⁾

Features

Thermal overload protection
 Short circuit protection
 Fixed voltages: -5.0V, -6.0V, -8.0V,
 -9.0V, -10V, -12V, -15V, -18V, -24V
 Also available in SOT-89 and TO-92
 Compliant to RoHS (w/o exemp.)
 REACH, Conflict Minerals ¹⁾

Mechanical Data ¹⁾

Taped and reeled
 Weight approx.
 Case material
 Solder & assembly conditions

Typische Anwendungen

Hocheffiziente Linearregler
 Aktive SCSI-Abschluss-Regler
 Ausgangsregler für getaktete
 Gleichstromwandler
 Batterie-gestützte Spannungsversorgung
 Standardausführung
 Suffix -Q: AEC-Q101 konform ¹⁾
 Suffix -AQ: in AEC-Q101 Qualifikation ¹⁾

Besonderheiten

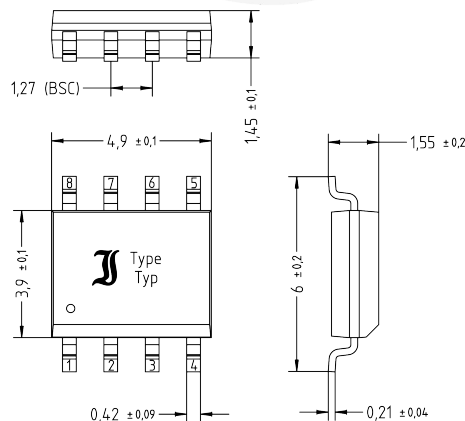
Thermische Überlastsicherung
 Kurzschlussfest
 Festspannungswerte: -5.0V, -6.0V, -8.0V,
 -9.0V, -10V, -12V, -15V, -18V, -24V
 Auch erhältlich in SOT-89 und TO-92
 Konform zu RoHS (ohne Ausn.)
 REACH, Konfliktminerale ¹⁾

**Mechanische Daten ¹⁾**

4000 / 7"
 0.08 g
 UL 94V-0
 260°C/10s
 MSL = 3
 Gegurtet auf Rolle
 Gewicht ca.
 Gehäusematerial
 Löt- und Einbaubedingungen

Maximum ratings ²⁾**Grenzwerte ²⁾**

Input voltage Eingangsspannung	$V_O = -5.0 \dots -10\text{V}$ $V_O = -12 \dots -18\text{V}$ $V_O = -24\text{V}$	V_{IN}	-30 V -35 V -40 V
Output current – Ausgangsstrom		I_O	100 mA
Power dissipation – Verlustleistung		P_{tot}	- ³⁾
Junction temperature – Sperrschichttemperatur		T_j	-40 ... +125°C
Storage temperature – Lagerungstemperatur		T_s	-55...+150°C

Dimensions - Maße [mm]

- 1 Please note the [detailed information on our website](#) or at the beginning of the data book
Bitte beachten Sie die [detaillierten Hinweise auf unserer Internetseite](#) bzw. am Anfang des Datenbuches
- 2 $T_A = 25^\circ\text{C}$, unless otherwise specified – $T_A = 25^\circ\text{C}$, wenn nicht anders angegeben
- 3 Internally limited – Intern begrenzt

Characteristics ¹⁾Kennwerte ^{1, 2)}

Type Code: DI79L05D	DI79L05DAB	Min.	Typ.	Max.
Output voltage – Ausgangsspannung	V_{OUT}	-4.8 V	-5 V	-5.2 V
Output voltage – Ausgangsspannung $I_{OUT} = 1.0$ to 40 mA, $V_{IN} = -7$ to -20 V $I_{OUT} = 1.0$ to 70 mA, $V_{IN} = -10$ V	V_{OUT}	-4.75 V -4.75 V	-5 V -5 V	-5.25 V -5.25 V
Line Regulation – Betriebsspannungsdurchgriff $V_{IN} = -7.0$ to -20 V $V_{IN} = -8.0$ to -20 V	ΔV_{OUT}		32 mV 26 mV	150 mV 100 mV
Load Regulation – Lastregelung $I_{OUT} = 1.0$ to 100 mA $I_{OUT} = 1.0$ to 40 mA	ΔV_{OUT}		15 mV 8 mV	60 mV 30 mV
Quiescent current – Ruhestrom $T_j = 25^\circ\text{C}$ $T_j = 125^\circ\text{C}$	I_Q		3.8 mA	6 mA 5.5 mA
Quiescent current Change – Ruhestromänderung $I_{OUT} = 1.0$ to 40 mA $V_{IN} = -8$ to -20 V	ΔI_Q			0.1 mA 1.5 mA
Ripple Rejection – Störspannungsunterdrückung $I_{OUT} = 40$ mA, $V_{IN} = 8$ to 18 V, $F = 120$ Hz	V_{RR}	41 dB	49 dB	
Output Noise Voltage – Ausgangs-Rauschspannung $10\text{Hz} \leq B \leq 100\text{kHz}$			42 μV	
Dropout voltage - Spannungsabfall	V_D		1.7 V	
Typical thermal resistance junction to case Typischer Wärmewiderstand Sperrschicht – Gehäuse	R_{thc}		20 K/W ²⁾	

- 1 $T_j = 25^\circ\text{C}$ and $V_{IN} = -10$ V, $I_o = 40$ mA, $C_i = 0.33\mu\text{F}$, $C_o = 0.1\mu\text{F}$, unless otherwise specified
 $T_j = 25^\circ\text{C}$ and $V_{IN} = -10$ V, $I_o = 40$ mA, $C_i = 0.33\mu\text{F}$, $C_o = 0.1\mu\text{F}$, wenn nicht anders angegeben
- 2 Mounted on P.C. board with 3 mm² copper pad at each terminal
 Montage auf Leiterplatte mit 3 mm² Kupferbelag (Löt-pad) an jedem Anschluss

Characteristics ¹⁾**Kennwerte ^{1, 2)}**

	DI79L06DAB	Min.	Typ.	Max.
Output voltage – Ausgangsspannung	V_{OUT}	-5.75 V	-6 V	-6.25 V
Output voltage – Ausgangsspannung $I_{OUT} = 1.0$ to 40 mA, $V_{IN} = -8$ to -20 V $I_{OUT} = 1.0$ to 70 mA, $V_{IN} = -12$ V	V_{OUT}	-5.7 V -7.6 V	-6 V -6 V	-6.3 V -6.3 V
Line Regulation – Betriebsspannungsdurchgriff $V_{IN} = -8.0$ to -20 V $V_{IN} = -9.0$ to -20 V	ΔV_{OUT}	-	35 mV 29 mV	175 mV 125 mV
Load Regulation – Lastregelung $I_{OUT} = 1.0$ to 100 mA $I_{OUT} = 1.0$ to 40 mA	ΔV_{OUT}	-	16 mV 9 mV	80 mV 40 mV
Quiescent current – Ruhestrom $T_j = 25^\circ\text{C}$ $T_j = 125^\circ\text{C}$	I_Q	-	3.9 mA -	6 mA 5.5 mA
Quiescent current Change – Ruhestromänderung $I_{OUT} = 1.0$ to 40 mA $V_{IN} = -9.0$ to -20 V	ΔI_Q	-	-	0.1 mA 1.5 mA
Ripple Rejection – Störspannungsunterdrückung $I_{OUT} = 40$ mA, $V_{IN} = -9.0$ to -19 V, $F = 120$ Hz	V_{RR}	40 dB	48 dB	-
Output Noise Voltage – Ausgangs-Rauschspannung $10\text{Hz} \leq B \leq 100\text{kHz}$		-	46 μV	-
Dropout voltage - Spannungsabfall	V_D	-	1.7 V	-
Typical thermal resistance junction to case Typischer Wärmewiderstand Sperrschicht – Gehäuse	R_{thc}	20 K/W ²⁾		

- 1 $T_j = 25^\circ\text{C}$ and $V_{IN} = -12$ V, $I_o = 40$ mA, $C_i = 0.33\mu\text{F}$, $C_o = 0.1\mu\text{F}$, unless otherwise specified
 $T_j = 25^\circ\text{C}$ and $V_{IN} = -12$ V, $I_o = 40$ mA, $C_i = 0.33\mu\text{F}$, $C_o = 0.1\mu\text{F}$, wenn nicht anders angegeben
- 2 Mounted on P.C. board with 3 mm² copper pad at each terminal
 Montage auf Leiterplatte mit 3 mm² Kupferbelag (Löt-pad) an jedem Anschluss

Characteristics ¹⁾
Kennwerte ^{1, 2)}

	DI79L08DAB	Min.	Typ.	Max.
Output voltage – Ausgangsspannung	V_{OUT}	-7.7 V	-8 V	-8.3 V
Output voltage – Ausgangsspannung $I_{OUT} = 1.0$ to 40 mA, $V_{IN} = -11.5$ to -23 V $I_{OUT} = 1.0$ to 70 mA, $V_{IN} = -14$ V	V_{OUT}	-7.6 V -7.6 V	-8 V -8 V	-8.4 V -8.4 V
Line Regulation – Betriebsspannungsdurchgriff $V_{IN} = -10.5$ to -23 V $V_{IN} = -11$ to -23 V	ΔV_{OUT}	-	42 mV 36 mV	175 mV 125 mV
Load Regulation – Lastregelung $I_{OUT} = 1.0$ to 100 mA $I_{OUT} = 1.0$ to 40 mA	ΔV_{OUT}	-	18 mV 10 mV	80 mV 40 mV
Quiescent current – Ruhestrom $T_j = 25^\circ\text{C}$ $T_j = 125^\circ\text{C}$	I_Q	-	4 mA -	6 mA 5.5 mA
Quiescent current Change – Ruhestromänderung $I_{OUT} = 1.0$ to 40 mA $V_{IN} = -11$ to -23 V	ΔI_Q	-	-	0.1 mA 1.5 mA
Ripple Rejection – Störspannungsunterdrückung $I_{OUT} = 40$ mA, $V_{IN} = -13$ to -23 V, $F = 120$ Hz	V_{RR}	37 dB	46 dB	-
Output Noise Voltage – Ausgangs-Rauschspannung $10\text{Hz} \leq B \leq 100\text{kHz}$		-	54 μV	-
Dropout voltage - Spannungsabfall	V_D	-	1.7 V	-
Typical thermal resistance junction to case Typischer Wärmewiderstand Sperrschicht – Gehäuse	R_{thC}	20 K/W ²⁾		

- 1 $T_j = 25^\circ\text{C}$ and $V_{IN} = -14$ V, $I_o = 40$ mA, $C_i = 0.33\mu\text{F}$, $C_o = 0.1\mu\text{F}$, unless otherwise specified
 $T_j = 25^\circ\text{C}$ and $V_{IN} = -14$ V, $I_o = 40$ mA, $C_i = 0.33\mu\text{F}$, $C_o = 0.1\mu\text{F}$, wenn nicht anders angegeben
- 2 Mounted on P.C. board with 3 mm² copper pad at each terminal
 Montage auf Leiterplatte mit 3 mm² Kupferbelag (Lötpad) an jedem Anschluss

Characteristics ¹⁾**Kennwerte ^{1, 2)}**

	DI79L09DAB	Min.	Typ.	Max.
Output voltage – Ausgangsspannung	V_{OUT}	-8.6 V	-9.0 V	-9.4 V
Output voltage – Ausgangsspannung $I_{OUT} = 1.0$ to 40 mA, $V_{IN} = -12$ to -24 V $I_{OUT} = 1.0$ to 70 mA, $V_{IN} = -15$ V	V_{OUT}	-8.55 V -8.55 V	-9 V -9 V	-9.45 V -9.45 V
Line Regulation – Betriebsspannungsdurchgriff $V_{IN} = -12$ to -24 V $V_{IN} = -13$ to -24 V	ΔV_{OUT}	-	-45 mV 40 mV	175 mV 125 mV
Load Regulation – Lastregelung $I_{OUT} = 1.0$ to 100 mA $I_{OUT} = 1.0$ to 40 mA	ΔV_{OUT}	-	19 mV 11 mV	90 mV 40 mV
Quiescent current – Ruhestrom $T_j = 25^\circ\text{C}$ $T_j = 125^\circ\text{C}$	I_Q	-	4.1 mA	6 mA 5.5 mA
Quiescent current Change – Ruhestromänderung $I_{OUT} = 1.0$ to 40 mA $V_{IN} = -13$ to -24 V	ΔI_Q	-	-	0.1 mA 1.5 mA
Ripple Rejection – Störspannungsunterdrückung $I_{OUT} = 40$ mA, $V_{IN} = -15$ to -25 V, $F = 120$ Hz	V_{RR}	38 dB	45 dB	-
Output Noise Voltage – Ausgangs-Rauschspannung $10\text{Hz} \leq B \leq 100\text{kHz}$		-	58 μV	-
Dropout voltage - Spannungsabfall	V_D	-	1.7 V	-
Typical thermal resistance junction to case Typischer Wärmewiderstand Sperrschicht – Gehäuse	R_{thc}	20 K/W ²⁾		

- 1 $T_j = 25^\circ\text{C}$ and $V_{IN} = -15$ V, $I_o = 40$ mA, $C_i = 0.33\mu\text{F}$, $C_o = 0.1\mu\text{F}$, unless otherwise specified
 $T_j = 25^\circ\text{C}$ and $V_{IN} = -15$ V, $I_o = 40$ mA, $C_i = 0.33\mu\text{F}$, $C_o = 0.1\mu\text{F}$, wenn nicht anders angegeben
- 2 Mounted on P.C. board with 3 mm² copper pad at each terminal
 Montage auf Leiterplatte mit 3 mm² Kupferbelag (Löt-pad) an jedem Anschluss

Characteristics ¹⁾Kennwerte ^{1, 2)}

	DI79L10DAB	Min.	Typ.	Max.
Output voltage – Ausgangsspannung	V_{OUT}	-9.6 V	-10.0 V	-10.4 V
Output voltage – Ausgangsspannung $I_{OUT} = 1.0$ to 40 mA, $V_{IN} = -13$ to -25 V $I_{OUT} = 1.0$ to 70 mA, $V_{IN} = -17$ V	V_{OUT}	-9.5 V -9.5 V	-10.0 V -10.0 V	-10.5 V -10.5 V
Line Regulation – Betriebsspannungsdurchgriff $V_{IN} = -13$ to -25 V $V_{IN} = -14$ to -25 V	ΔV_{OUT}	-	51 mV 42 mV	175 mV 125 mV
Load Regulation – Lastregelung $I_{OUT} = 1.0$ to 100 mA $I_{OUT} = 1.0$ to 40 mA	ΔV_{OUT}	-	20 mV 11 mV	90 mV 40 mV
Quiescent current – Ruhestrom $T_j = 25^\circ\text{C}$ $T_j = 125^\circ\text{C}$	I_Q	-	4.2 mA	6 mA 5.5 mA
Quiescent current Change – Ruhestromänderung $I_{OUT} = 1.0$ to 40 mA $V_{IN} = -14$ to -25 V	ΔI_Q	-	-	0.1 mA 1.5 mA
Ripple Rejection – Störspannungsunterdrückung $I_{OUT} = 40$ mA, $V_{IN} = -15$ to -25 V, $F = 120$ Hz	V_{RR}	37 dB	44 dB	-
Output Noise Voltage – Ausgangs-Rauschspannung $10\text{Hz} \leq B \leq 100\text{kHz}$		-	62 μV	-
Dropout voltage - Spannungsabfall	V_D	-	1.7 V	-
Typical thermal resistance junction to case Typischer Wärmewiderstand Sperrschicht – Gehäuse	R_{thC}	20 K/W ²⁾		

- 1 $T_j = 25^\circ\text{C}$ and $V_{IN} = -17$ V, $I_o = 40$ mA, $C_i = 0.33\mu\text{F}$, $C_o = 0.1\mu\text{F}$, unless otherwise specified
 $T_j = 25^\circ\text{C}$ and $V_{IN} = -17$ V, $I_o = 40$ mA, $C_i = 0.33\mu\text{F}$, $C_o = 0.1\mu\text{F}$, wenn nicht anders angegeben
- 2 Mounted on P.C. board with 3 mm² copper pad at each terminal
 Montage auf Leiterplatte mit 3 mm² Kupferbelag (Löt-pad) an jedem Anschluss

Characteristics ¹⁾**Kennwerte ^{1, 2)}**

	DI79L12DAB	Min.	Typ.	Max.
Output voltage – Ausgangsspannung	V_{OUT}	-11.5 V	-12.0 V	-12.5 V
Output voltage – Ausgangsspannung $I_{OUT} = 1.0$ to 40 mA, $V_{IN} = -14$ to -27 V $I_{OUT} = 1.0$ to 70 mA, $V_{IN} = -19$ V	V_{OUT}	-11.4 V -11.4 V	-12 V -12 V	-12.6 V -12.6 V
Line Regulation – Betriebsspannungsdurchgriff $V_{IN} = -14.5$ to -27 V $V_{IN} = -16$ to -27 V	ΔV_{OUT}	-	55 mV 49 mV	250 mV 200 mV
Load Regulation – Lastregelung $I_{OUT} = 1.0$ to 100 mA $I_{OUT} = 1.0$ to 40 mA	ΔV_{OUT}	-	22 mV 13 mV	100 mV 50 mV
Quiescent current – Ruhestrom $T_j = 25^\circ\text{C}$ $T_j = 125^\circ\text{C}$	I_Q	-	4.3 mA -	6.5 mA 6.0 mA
Quiescent current Change – Ruhestromänderung $I_{OUT} = 1.0$ to 40 mA $V_{IN} = -16$ to -27 V	ΔI_Q	-	-	0.1 mA 1.5 mA
Ripple Rejection – Störspannungsunterdrückung $I_{OUT} = 40$ mA, $V_{IN} = -15$ to -25 V, $F = 120$ Hz	V_{RR}	37 dB	42 dB	-
Output Noise Voltage – Ausgangs-Rauschspannung $10\text{Hz} \leq B \leq 100\text{kHz}$		-	70 μV	-
Dropout voltage - Spannungsabfall	V_D	-	1.7 V	-
Typical thermal resistance junction to case Typischer Wärmewiderstand Sperrschicht – Gehäuse	R_{thc}	20 K/W ²⁾		

- 1 $T_j = 25^\circ\text{C}$ and $V_{IN} = -19$ V, $I_o = 40$ mA, $C_i = 0.33\mu\text{F}$, $C_o = 0.1\mu\text{F}$, unless otherwise specified
 $T_j = 25^\circ\text{C}$ and $V_{IN} = -19$ V, $I_o = 40$ mA, $C_i = 0.33\mu\text{F}$, $C_o = 0.1\mu\text{F}$, wenn nicht anders angegeben
- 2 Mounted on P.C. board with 3 mm² copper pad at each terminal
 Montage auf Leiterplatte mit 3 mm² Kupferbelag (Löt-pad) an jedem Anschluss

Characteristics ¹⁾**Kennwerte ^{1, 2)}**

	DI79L15DAB	Min.	Typ.	Max.
Output voltage – Ausgangsspannung	V_{OUT}	-14.4 V	-15.0 V	-15.6 V
Output voltage – Ausgangsspannung $I_{OUT} = 1.0$ to 40 mA, $V_{IN} = -17.5$ to -30 V $I_{OUT} = 1.0$ to 70 mA, $V_{IN} = -23$ V	V_{OUT}	-14.25 V -14.25 V	-15.0 V -15.0 V	-15.75 V -15.75 V
Line Regulation – Betriebsspannungsdurchgriff $V_{IN} = -17.5$ to -30 V $V_{IN} = -19.0$ to -30 V	ΔV_{OUT}	-	65 mV 58 mV	300 mV 250 mV
Load Regulation – Lastregelung $I_{OUT} = 1.0$ to 100 mA $I_{OUT} = 1.0$ to 40 mA	ΔV_{OUT}	-	25 mV 15 mV	150 mV 75 mV
Quiescent current – Ruhestrom $T_j = 25^\circ\text{C}$ $T_j = 125^\circ\text{C}$	I_Q	-	4.6 mA -	6.5 mA 6.0 mA
Quiescent current Change – Ruhestromänderung $I_{OUT} = 1.0$ to 40 mA $V_{IN} = -19$ to -30 V	ΔI_Q	-	-	0.1 mA 1.5 mA
Ripple Rejection – Störspannungsunterdrückung $I_{OUT} = 40$ mA, $V_{IN} = -18.5$ to -28.5 V, $F = 120$ Hz	V_{RR}	34 dB	39 dB	-
Output Noise Voltage – Ausgangs-Rauschspannung $10\text{Hz} \leq B \leq 100\text{kHz}$		-	82 μV	-
Dropout voltage - Spannungsabfall	V_D	-	1.7 V	-
Typical thermal resistance junction to case Typischer Wärmewiderstand Sperrschicht – Gehäuse	R_{thc}	20 K/W ²⁾		

- 1 $T_j = 25^\circ\text{C}$ and $V_{IN} = -23$ V, $I_o = 40$ mA, $C_i = 0.33\mu\text{F}$, $C_o = 0.1\mu\text{F}$, unless otherwise specified
 $T_j = 25^\circ\text{C}$ and $V_{IN} = -23$ V, $I_o = 40$ mA, $C_i = 0.33\mu\text{F}$, $C_o = 0.1\mu\text{F}$, wenn nicht anders angegeben
- 2 Mounted on P.C. board with 3 mm² copper pad at each terminal
 Montage auf Leiterplatte mit 3 mm² Kupferbelag (Lötpad) an jedem Anschluss

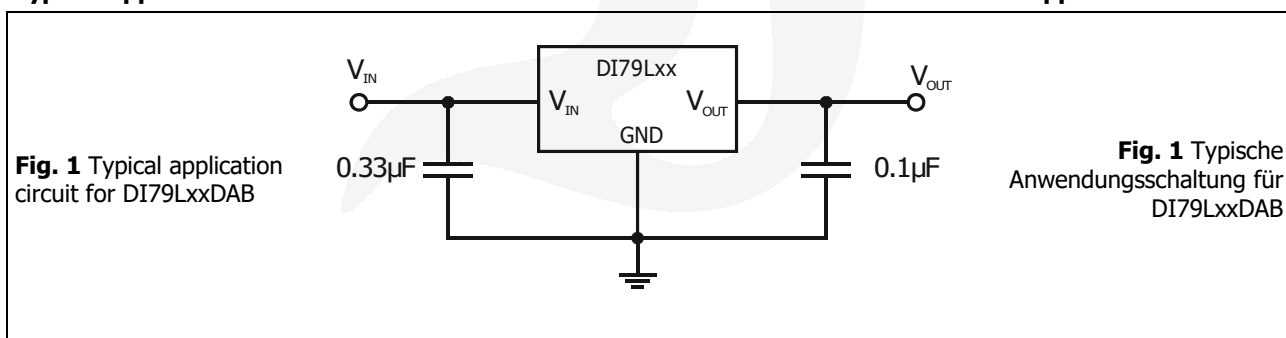
Characteristics ¹⁾**Kennwerte ^{1, 2)}**

	DI79L18DAB	Min.	Typ.	Max.
Output voltage – Ausgangsspannung	V_{OUT}	-17.3 V	-18.0 V	-18.7 V
Output voltage – Ausgangsspannung $I_{OUT} = 1.0$ to 40 mA, $V_{IN} = -20.5$ to -33 V $I_{OUT} = 1.0$ to 70 mA, $V_{IN} = -26$ V	V_{OUT}	-17.1 V -17.1 V	-18.0 V -18.0 V	-18.9 V -18.9 V
Line Regulation – Betriebsspannungsdurchgriff $V_{IN} = -20.5$ to -33 V $V_{IN} = -22.0$ to -33 V	ΔV_{OUT}	-	70 mV 64 mV	360 mV 300 mV
Load Regulation – Lastregelung $I_{OUT} = 1.0$ to 100 mA $I_{OUT} = 1.0$ to 40 mA	ΔV_{OUT}	-	27 mV 19 mV	180 mV 90 mV
Quiescent current – Ruhestrom $T_j = 25^\circ\text{C}$ $T_j = 125^\circ\text{C}$	I_Q	-	4.7 mA -	6.5 mA 6.0 mA
Quiescent current Change – Ruhestromänderung $I_{OUT} = 1.0$ to 40 mA $V_{IN} = -22$ to -33 V	ΔI_Q	-	-	0.1 mA 1.5 mA
Ripple Rejection – Störspannungsunterdrückung $I_{OUT} = 40$ mA, $V_{IN} = -23$ to -31.5 V, $F = 120$ Hz	V_{RR}	32 dB	36 dB	-
Output Noise Voltage – Ausgangs-Rauschspannung $10\text{Hz} \leq B \leq 100\text{kHz}$		-	89 μV	-
Dropout voltage - Spannungsabfall	V_D	-	1.7 V	-
Typical thermal resistance junction to case Typischer Wärmewiderstand Sperrschicht – Gehäuse	R_{thc}	20 K/W ²⁾		

- 1 $T_j = 25^\circ\text{C}$ and $V_{IN} = -26$ V, $I_o = 40$ mA, $C_i = 0.33\mu\text{F}$, $C_o = 0.1\mu\text{F}$, unless otherwise specified
 $T_j = 25^\circ\text{C}$ and $V_{IN} = -26$ V, $I_o = 40$ mA, $C_i = 0.33\mu\text{F}$, $C_o = 0.1\mu\text{F}$, wenn nicht anders angegeben
- 2 Mounted on P.C. board with 3 mm² copper pad at each terminal
 Montage auf Leiterplatte mit 3 mm² Kupferbelag (Löt-pad) an jedem Anschluss

Characteristics ¹⁾
Kennwerte ^{1, 2)}

	DI79L24DAB	Min.	Typ.	Max.
Output voltage – Ausgangsspannung	V_{OUT}	-23.0 V	-24.0 V	-25.0 V
Output voltage – Ausgangsspannung $I_{OUT} = 1.0$ to 40 mA, $V_{IN} = -27$ to -38 V $I_{OUT} = 1.0$ to 70 mA, $V_{IN} = -33$ V	V_{OUT}	-22.8 V -22.8 V	-24 V -24 V	-25.2 V -25.2 V
Line Regulation – Betriebsspannungsdurchgriff $V_{IN} = -27$ to -38 V $V_{IN} = -28$ to -38 V	ΔV_{OUT}	-	95 mV 78 mV	480 mV 400 mV
Load Regulation – Lastregelung $I_{OUT} = 1.0$ to 100 mA $I_{OUT} = 1.0$ to 40 mA	ΔV_{OUT}	-	41 mV 28 mV	240 mV 120 mV
Quiescent current – Ruhestrom $T_j = 25^\circ\text{C}$ $T_j = 125^\circ\text{C}$	I_Q	-	4.8 -	6.5 mA 6.0 mA
Quiescent current Change – Ruhestromänderung $I_{OUT} = 1.0$ to 40 mA $V_{IN} = -28$ to -38 V	ΔI_Q	-	-	0.1 mA 1.5 mA
Ripple Rejection – Störspannungsunterdrückung $I_{OUT} = 40$ mA, $V_{IN} = -29$ to -35 V, $F = 120$ Hz	V_{RR}	30 dB	33 dB	-
Output Noise Voltage – Ausgangs-Rauschspannung $10\text{Hz} \leq B \leq 100\text{kHz}$		-	97 μV	-
Dropout voltage - Spannungsabfall	V_D	-	1.7 V	-
Typical thermal resistance junction to case Typischer Wärmewiderstand Sperrschicht – Gehäuse	R_{thc}	20 K/W ²⁾		

Typical Applications notes
Applikationshinweise


Disclaimer: See data book page 2 or [website](#)
Haftungsausschluss: Siehe Datenbuch Seite 2 oder [Internet](#)

- $T_j = 25^\circ\text{C}$ and $V_{IN} = 33$ V, $I_o = 40$ mA, $C_i = 0.33\mu\text{F}$, $C_o = 0.1\mu\text{F}$, unless otherwise specified
 $T_j = 25^\circ\text{C}$ and $V_{IN} = 33$ V, $I_o = 40$ mA, $C_i = 0.33\mu\text{F}$, $C_o = 0.1\mu\text{F}$, wenn nicht anders angegeben
- Mounted on P.C. board with 3 mm^2 copper pad at each terminal
 Montage auf Leiterplatte mit 3 mm^2 Kupferbelag (Lötpad) an jedem Anschluss