

4520B Dual Binary Up Counter

ピン接続

タイミング・チャート

■ 機能

分類	カウンタ
種類	2進
桁数	8ビット
クロック	↑/↓
クリア	H
プリセット	なし
3ステート	なし
同期	同期

特徴

- 独立した2組の4ビット・バイナリ・アップ・カウンタ
- イネーブル端子により、クロックの立ち上がり/立ち下がりによるカウントの指定ができる。リセット端子を“H”にすることで非同期リセットが可能
- バイナリ8ビット・カウンタ、分周器を1個で構成できる。同タイプのBCDカウンタとして4018がある

真理値表

CLOCK	ENABLE	RESET	ACTION
	1	0	Increment Counter
0		0	Increment Counter
	X	0	No Change
		0	No Change
	0	0	No Change
1		0	No Change
X	X	1	Q0 thru Q3 = 0

X = Don't Care

■ スイッチング特性				■ メーカー別相当品				
	VDD	typ	max	単位	メーカー	型名	パッケージ	
							DIP	SOP
t _r	5V	100	200	ns			●	
	10V	50	100	ns	沖	MSM4520BRS	●	●
	15V	40	80	ns	三洋	NL4520B	●	●
t _f	5V	100	200	ns	JRC	NJ4520B	●	●
	10V	50	100	ns	東芝	TC4520BP	●	●
	15V	40	80	ns	日電	UPD4520BC	●	●
t _{PLH} (CLK, E → Q)	5V	280	560	ns	日立	HD14520B	●	
	10V	115	230	ns	富士通	MB84520B	●	
	15V	80	160	ns	松下	NN4520B	●	●
t _{PHL} (CLK, E → Q)	5V	280	560	ns	三菱	M4520BP	●	
	10V	115	230	ns	ローム	MC14520B	●	●
	15V	80	160	ns	MOT	MC14520B	●	●
t _{PLH} (RST → Q)	5V			ns	NS	CD4520B	●	
	10V			ns	RCA	CD4520B	●	
	15V			ns	SGS	HCC4520B	●	
t _{PHL} (RST → Q)	5V	330	650	ns	SIG	HEF4520BP	●	●
	10V	130	230	ns	SSS	SCL4520B	●	
	15V	90	170	ns				
f _{CP}	VDD	min	typ	単位				
	5V	1.5	2.5	MHz				
	10V	3.0	6.0	MHz				
	15V	4.0	8.0	MHz				